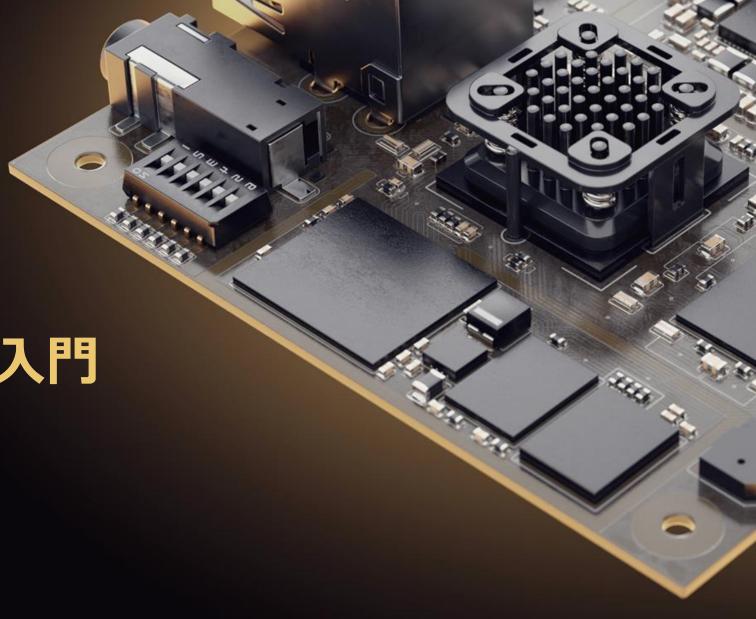


Altium Designer 入門 回路設計

プロダクトスペシャリスト 種村 哲夫

www.linkedin.com/in/tetsuotanemura





(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

② Altium Designerを起動

6 回路図の設定

- ③ プロジェクトベースの設計方法
- 7) 回路設計

4 回路図のナビゲーション

はじめに -デザインリソース



マニュアル・チュートリアル	 Online Manual Online User Guide(日本語字幕可) 日本語マニュアルサイト PCB設計入門(Guidebook) トレーニングガイド Online Video Library
ウェビナー	 過去Webセミナーの録画 (9/11開催: Altium Designer入門 - 回路設計) 今後開催予定のWebセミナー 仮想ワークショップ Altium Designer 19 Essentials Online Training(日本語字幕可) Altium Designer 17 Advanced PCB Design Training(日本語字幕可)
コミュニティ	■ <u>Forum</u> ■ <u>Bug Report</u> ■ <u>Idea Submission</u> ■ <u>サポートケース(要サブスクリプション)</u>
ライブラリ	 Single Library 全てのライブラリ

はじめに -システム要求スペック



Component/Net Count	Up to 1K			1K or More					
AD version	18.1	19.1	20.1	18.1	19.1	20.1			
os	Windows 7/8/10 (64- bit)	Windows 7/8/10 (64- bit)	WIndows 8/10 (64-bit)	Windows 7/8/10 (64- bit)	Windows 7/8/10 (64- bit)	WIndows 10 (64-bit)			
Processor	Intel® Core™ i5 or equivalent			Intel® Core™ i7 or equivalent					
RAM	4GB			16GB					
Disk Space (Install + User Files)	10GB			10GB SSD					
Graphics Card (DirectX or better)	GeForce 200 series/Radeon HD 5000 series/Intel HD 4600 (432GFLOPS) or equivalent			GeForce GTX 1060/Radeon RX470 (3793GFLOPS) or equivalent					
Monitor	one with at least 1680x1050 or 1600x1200 screen resolution			two with 2560x1440 (or better) screen resolution					
Feature-Specific Requirement									
Draftsman	More RAM/GFLOPS?								
3D PCB design	3D mouse such as Space Navigator								
PDF3D Exporter	Adobe® Reader® verision XI or later								
<u>DbLibs</u>	MS Access, MS Access Database Engine 2010 (included in MS Office 64-bit but not in MS Office 32-bit)								



(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

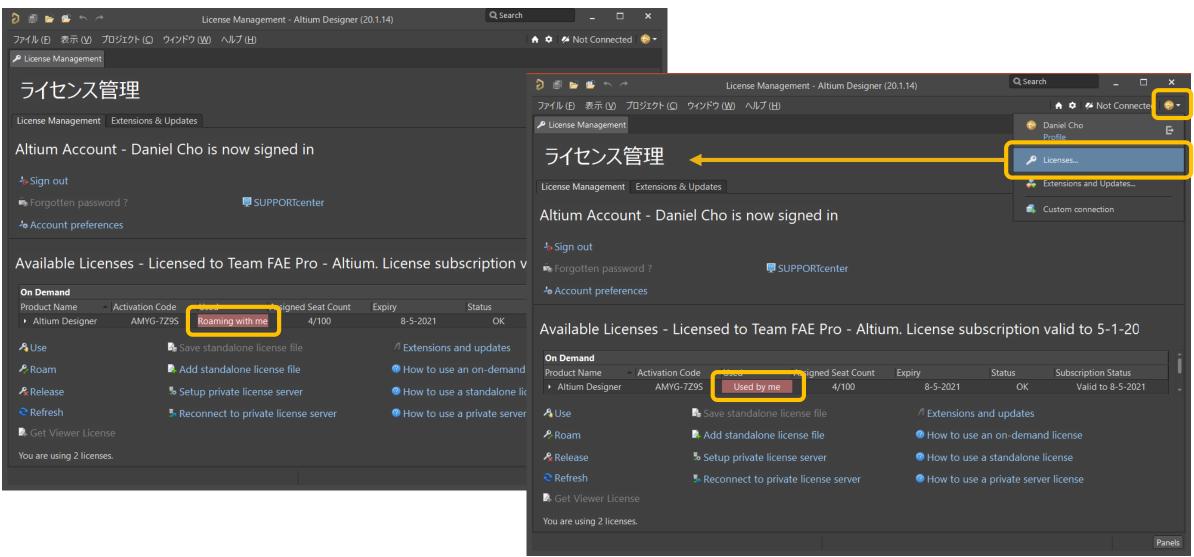
- **2** Altium Designerを起動
- 6 回路図の設定

- ③ プロジェクトベースの設計方法
- (7) 回路設計

4 回路図のナビゲーション

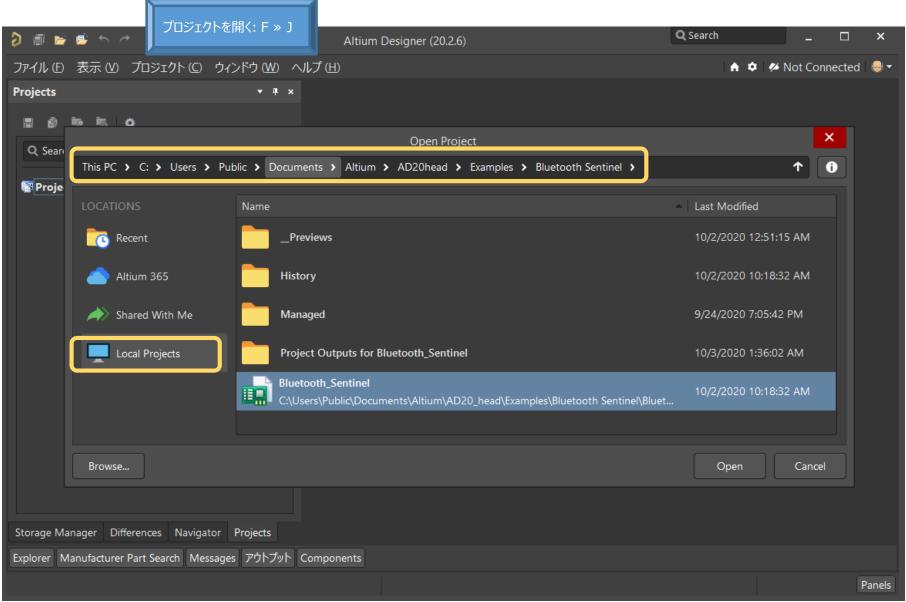
Altium Designerを起動 - ライセンス



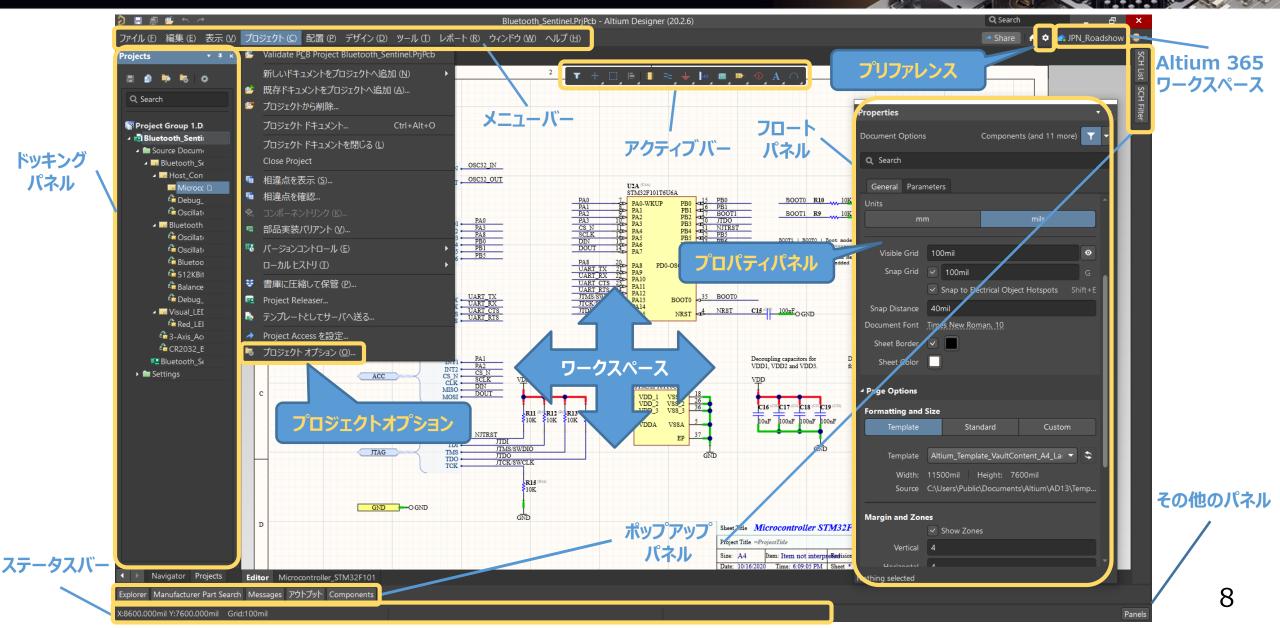


Altium Designerを起動 - プロジェクトを開く

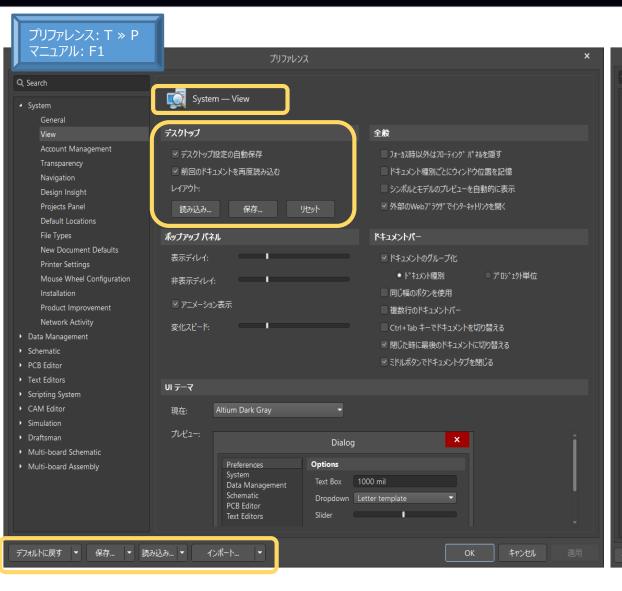


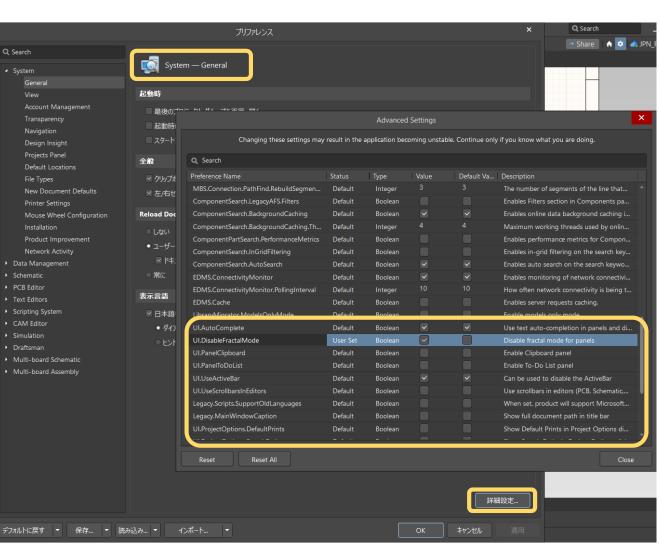


Altium Designerを起動 -環境の各名称



Altium Designerを起動 - プリファレンス







(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

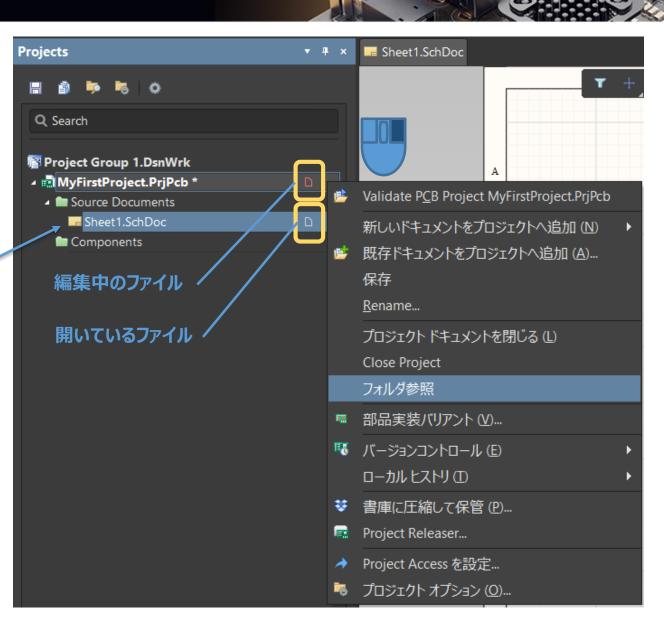
Altium Designerを起動

- 6 回路図の設定
- ③ プロジェクトベースの設計方法
- 7) 回路設計

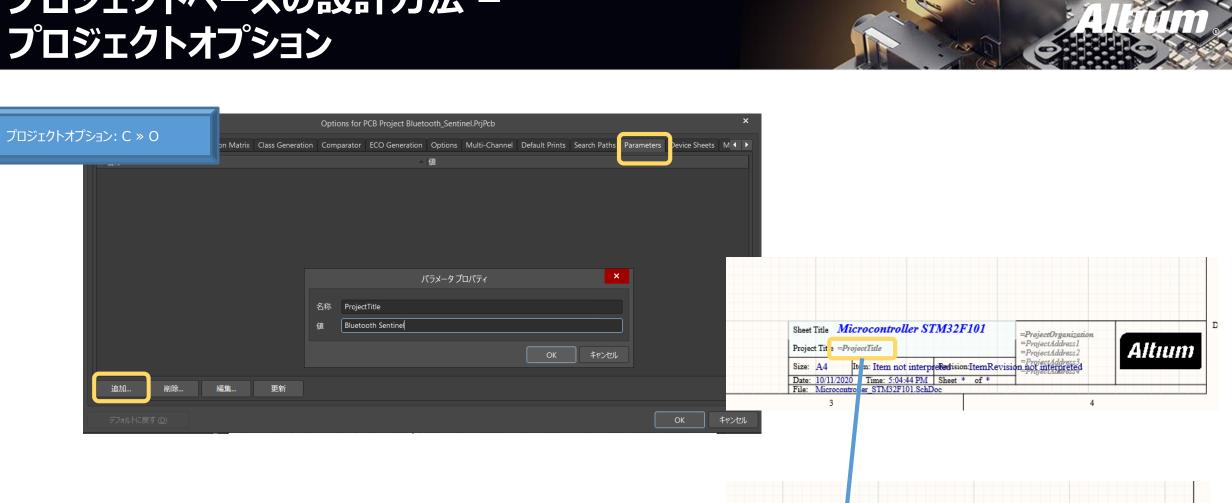
4 回路図のナビゲーション

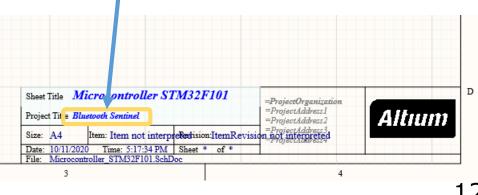
プロジェクトベースの設計方法 - プロジェクトファイル





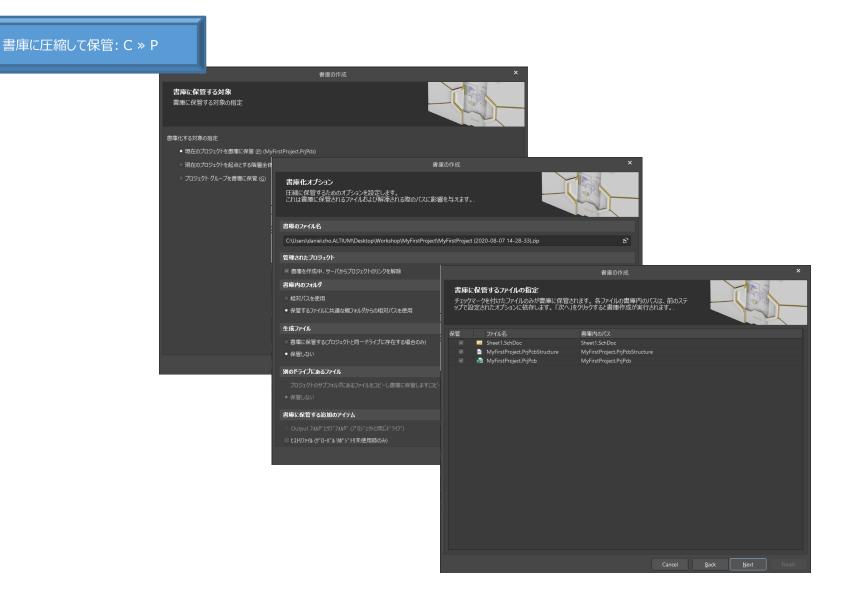
プロジェクトベースの設計方法 -





プロジェクトベースの設計方法 - プロジェクトパッケージャ







(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

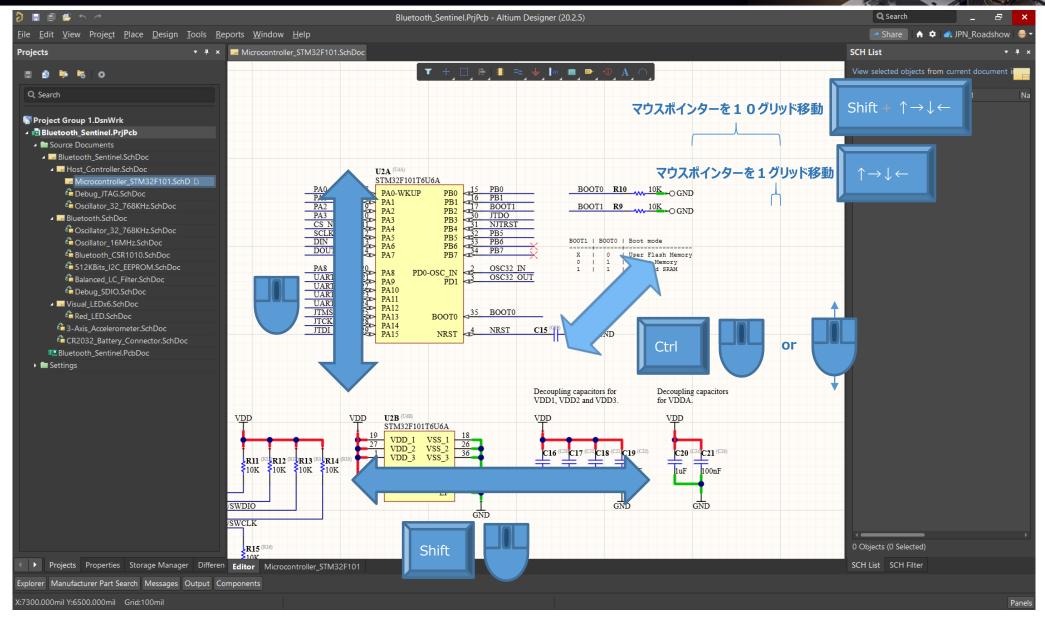
② Altium Designerを起動

6 回路図の設定

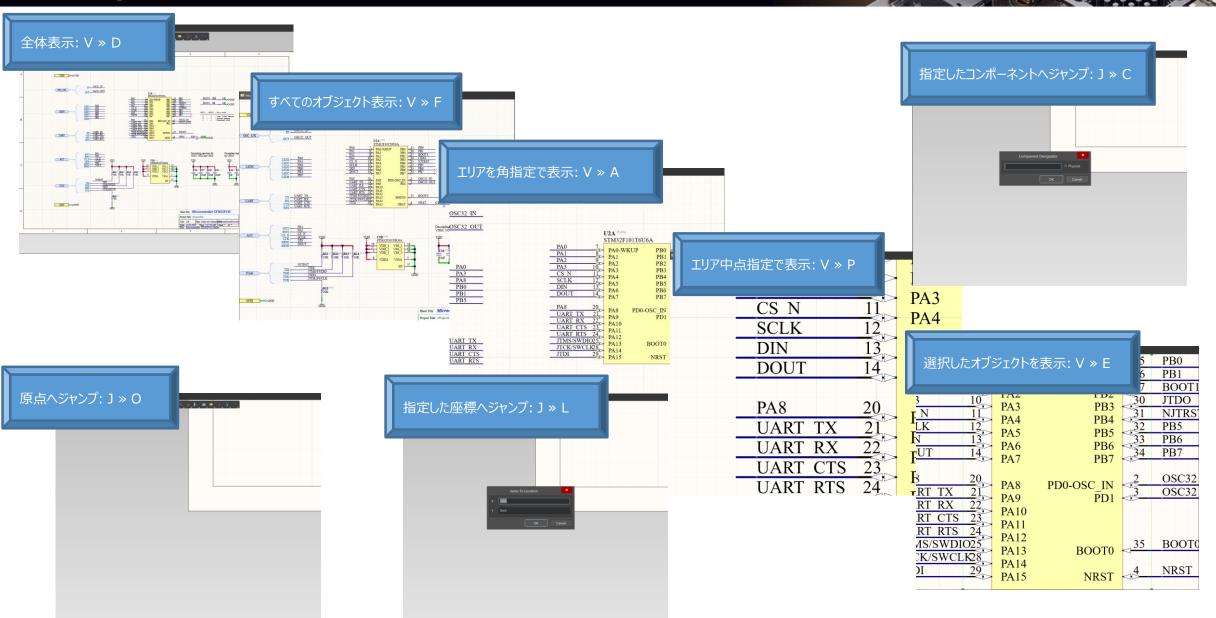
- (3) プロジェクトベースの設計方法
- 7) 回路設計

4 回路図のナビゲーション

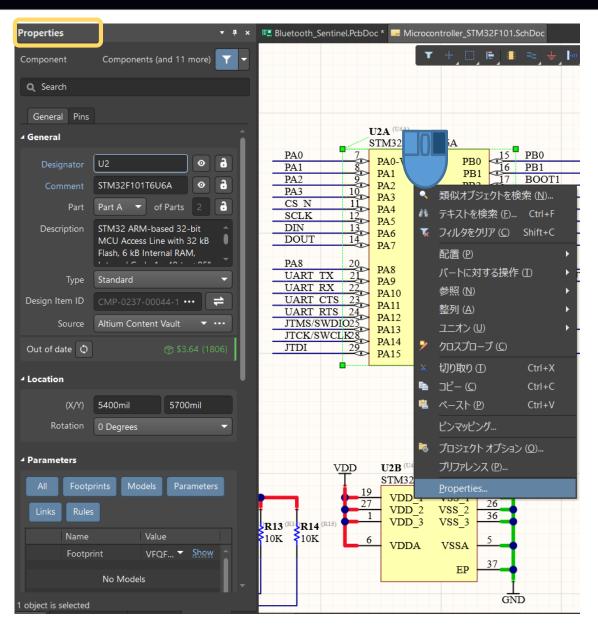
回路図のナビゲーション -マウス/キーボード

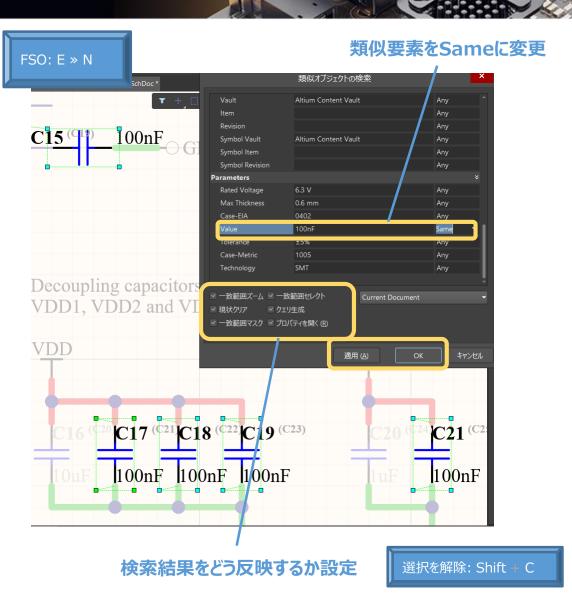


回路図のナビゲーション -表示/ジャンプコマンド



回路図のナビゲーション - オブジェクトの属性







(1) はじめに

⑤ マルチページ階層プロジェクトのナビゲーション

② Altium Designerを起動

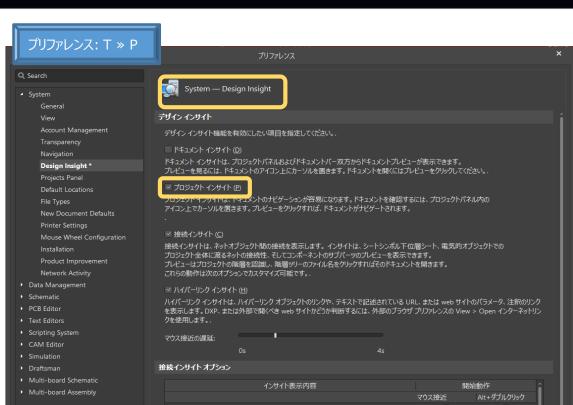
6 回路図の設定

- ③ プロジェクトベースの設計方法
- (7) 回路設計

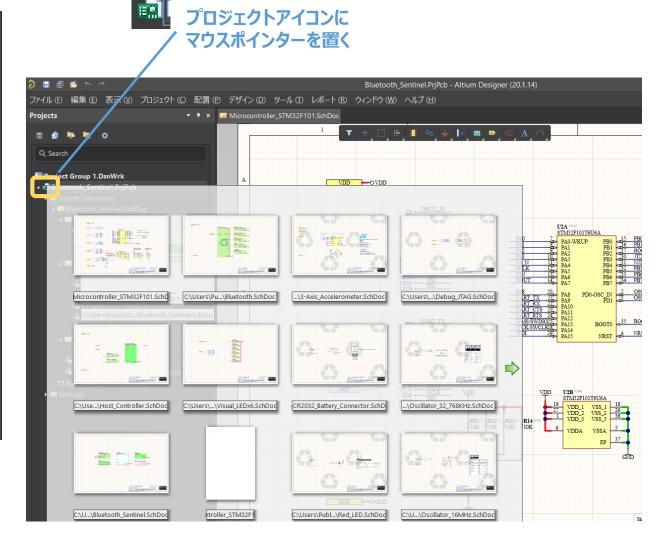
4 回路図のナビゲーション

マルチページ階層プロジェクトのナビゲーション -プロジェクトインサイト

適用

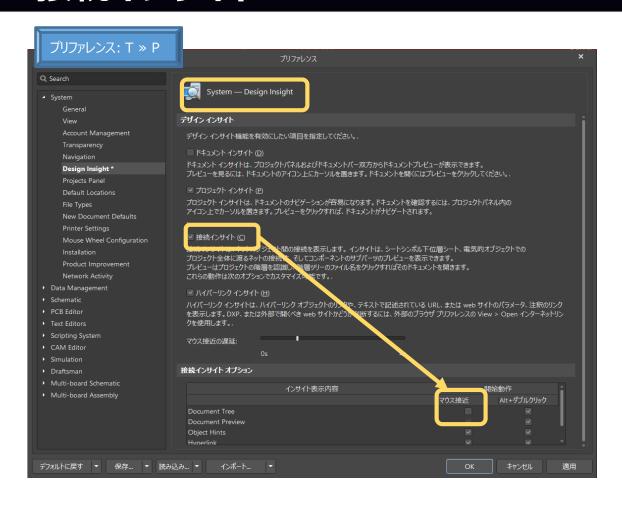


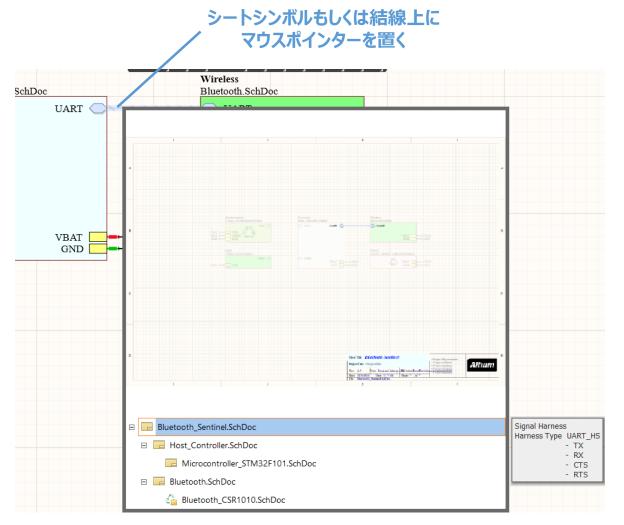
デフォルトに戻す ▼ 保存... ▼ 読み込み... ▼ インポート... ▼



マルチページ階層プロジェクトのナビゲーション - 接続インサイト

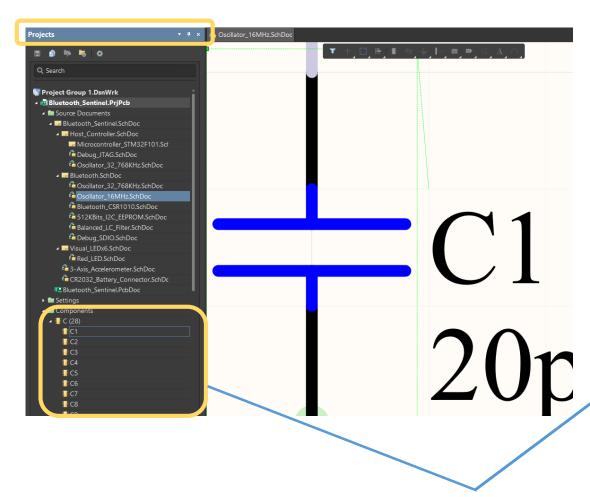


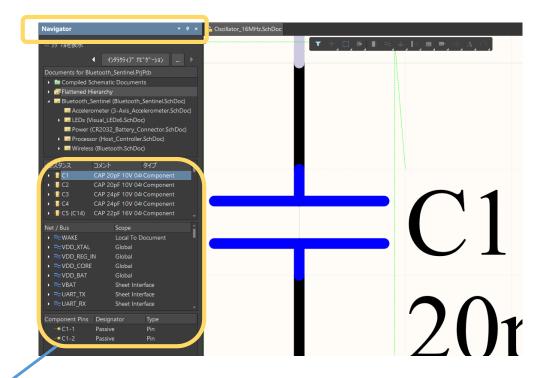




マルチページ階層プロジェクトのナビゲーション – Projects & Navigator パネル







検証後に選択可能





(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

Altium Designerを起動

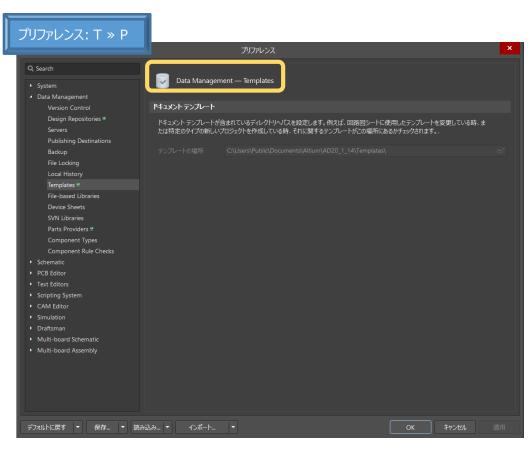
6 回路図の設定

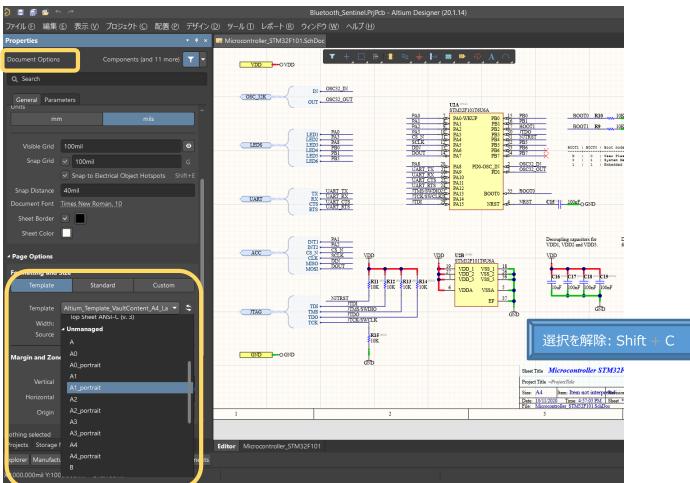
- ③ プロジェクトベースの設計方法
- (7) 回路設計

(4) 回路図のナビゲーション

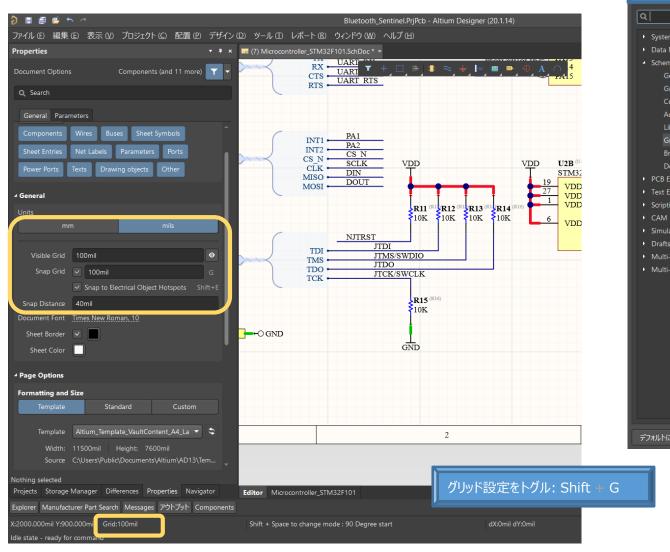
回路図の設定 - ドキュメントテンプレート

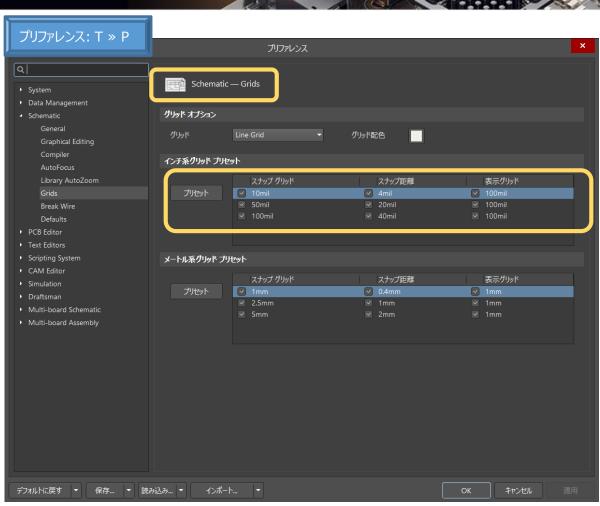






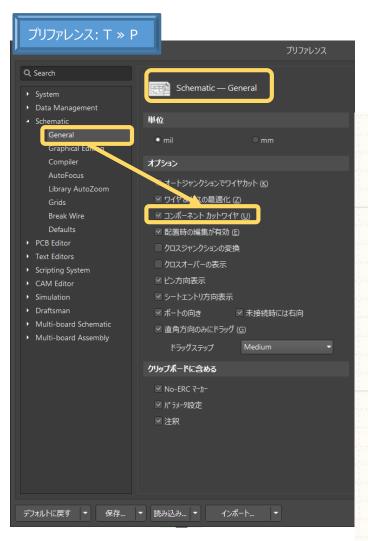
回路図の設定 - グリッドの設定・確認

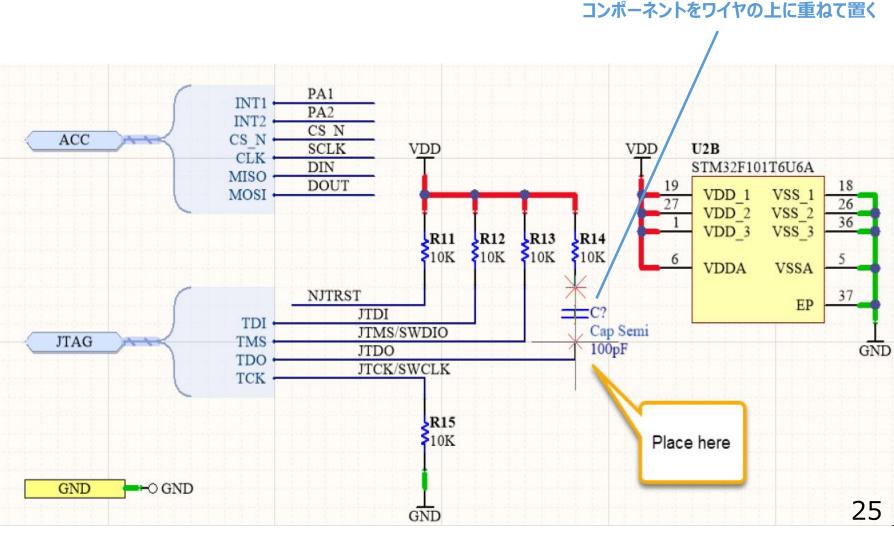




回路図の設定 -コンポーネントによるワイヤカット

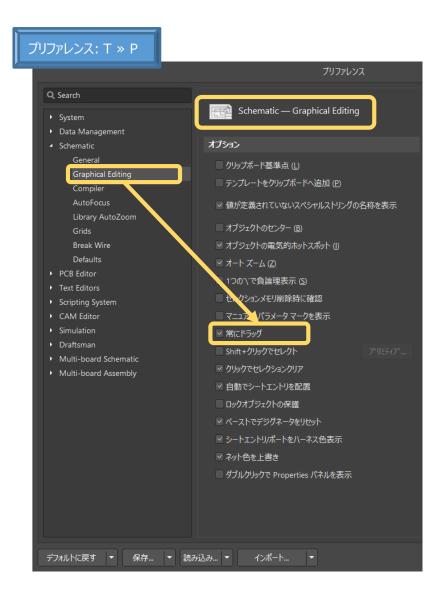


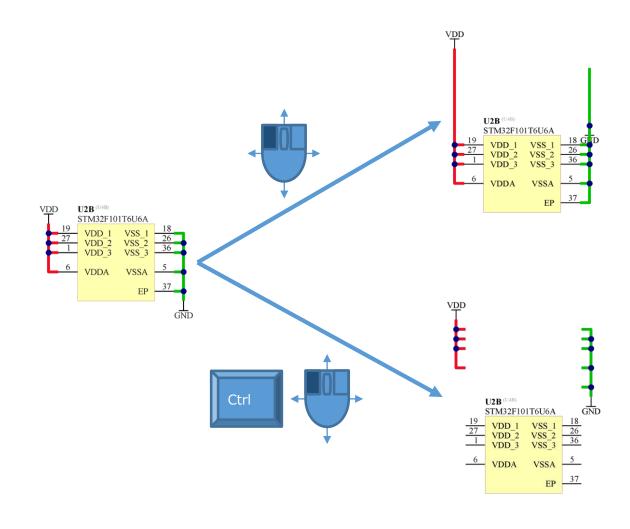




回路図の設定 -接続を維持した状態で移動









1 はじめに

(5) マルチページ階層プロジェクトのナビゲーション

② Altium Designerを起動

6 回路図の設定

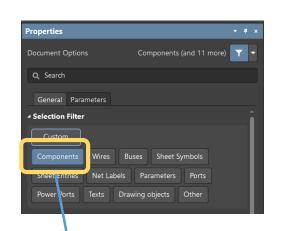
- ③ プロジェクトベースの設計方法
- 7 回路設計

4 回路図のナビゲーション

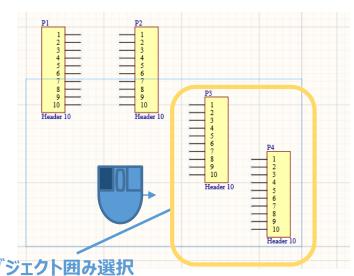
回路設計 - コンポーネント配置



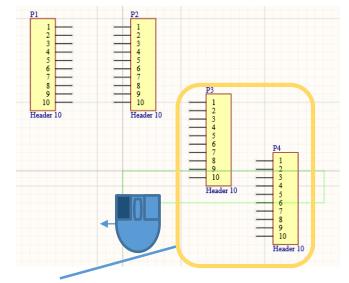
回路設計 配置後の操作



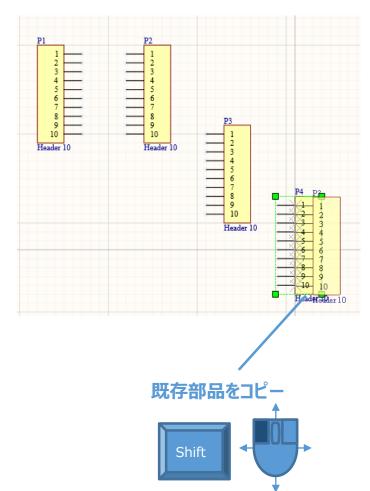
対象のオブジェクトタイプのみをフィルター設定



複数オブジェクト囲み選択

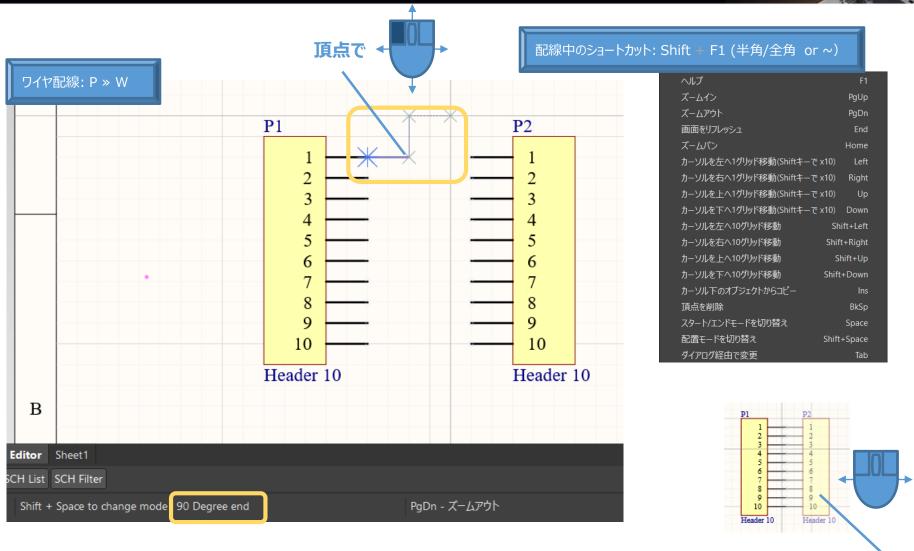


複数オブジェクトタッチ選択

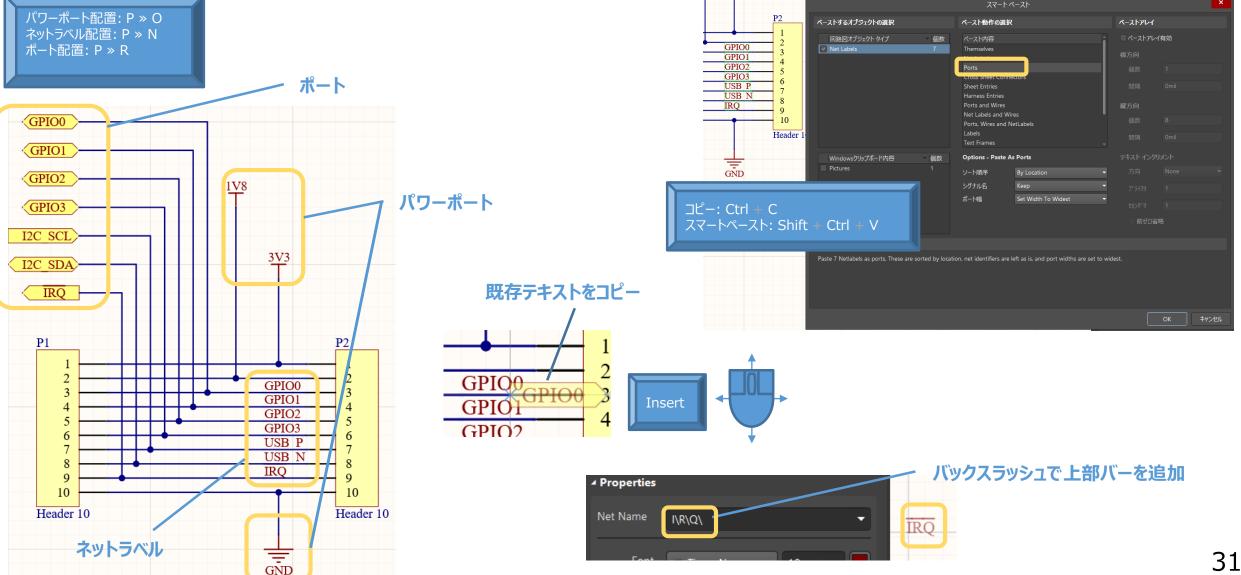


回路設計 - ワイヤ配線



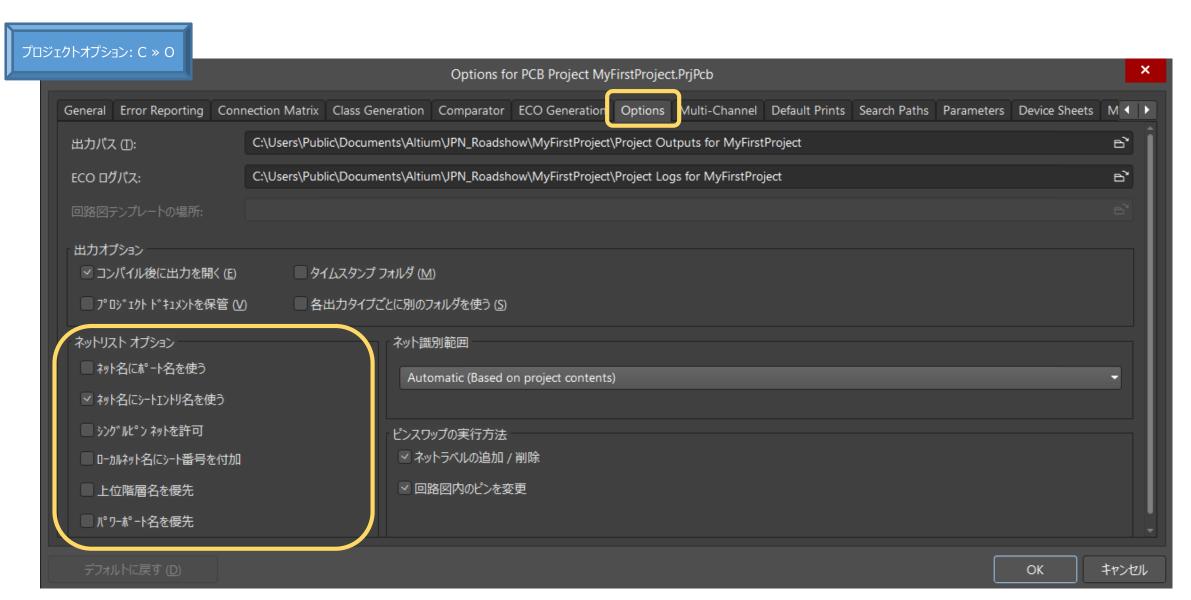


回路設計 — ポート/パワーポート/ネットラベル追加



回路設計 - ネット名オプション

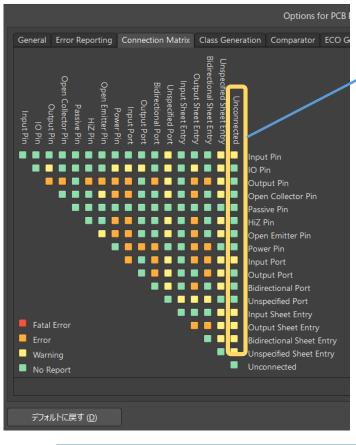




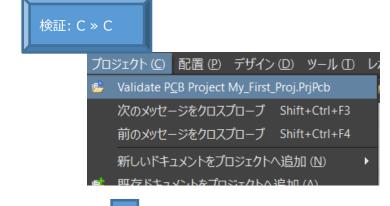
回路設計 -ERC







接続漏れ防止のためワーニングに設定を推奨



			<u> </u>		
Messages					v # >
			Message		
[Warning]	Sheet1.SchDoc	Compiler	Net I\R\Q\ has no driving source (Pin P1-9, Pin P2-9)	11:17:56 AM	
[Warning]	Sheet1.SchDoc	Compiler	Nets Wire USB_N has multiple names (Net Label USB_N, Port I2C_SDA)	11:17:56 AM	
[Warning]	Sheet1.SchDoc	Compiler	Nets Wire USB_P has multiple names (Net Label USB_P, Port I2C_SCL)	11:17:56 AM	
[Info]	MyFirstProject.PrjPcb	Compiler	Compile successful, no errors found.	11:17:56 AM	
詳細					
■ Net I\R\Q\ has n	o driving source (Pin P1-9, Pin P2-9)			
≃Wire I\R\Q\					
→ Pin P2-9					



(1) はじめに

(5) マルチページ階層プロジェクトのナビゲーション

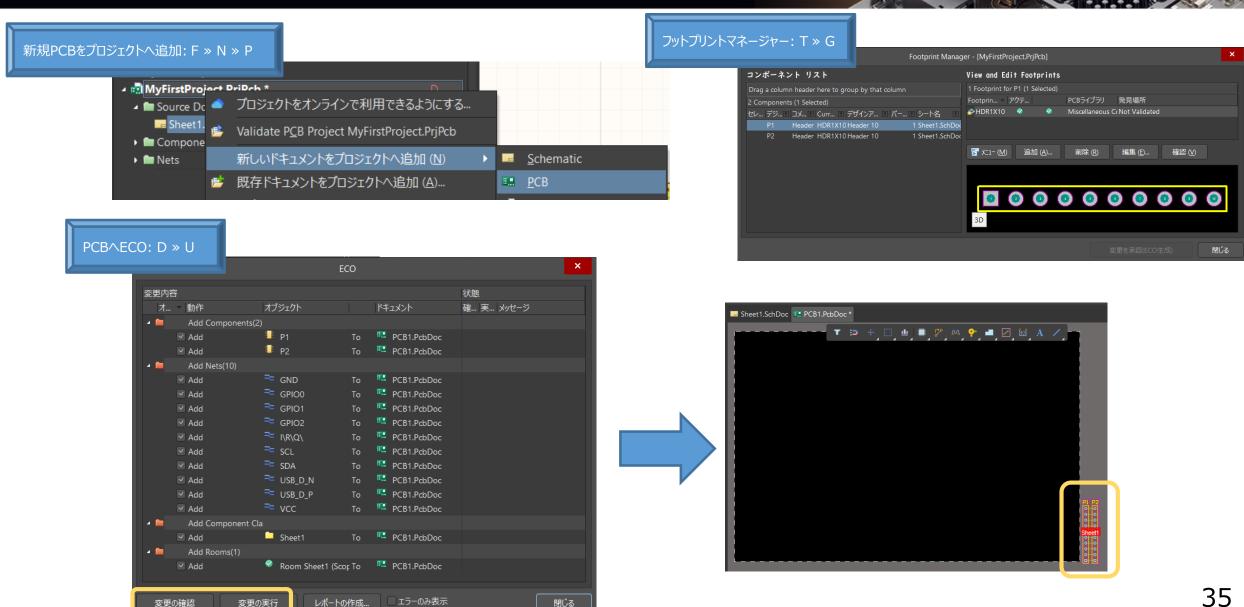
② Altium Designerを起動

⑥ 回路図の設定

- ③ プロジェクトベースの設計方法
- ⑦ 回路設計

4 回路図のナビゲーション

PCBへの転送 -PCBファイル追加、フットプリント検証及びECO





ご清聴ありがとうございました。

新規購入の方: <u>Daniel.Cho@Altium.com</u>

サブスクリプション中の方: https://supportcenter.live.altium.com/#NewCase